



YOZGAT BOZOK ÜNİVERSİTESİ MÜHENDİSLİK-MİMARLIK FAKÜLTESİ
ELEKTRİK-ELEKTRONİK MÜHENDİSLİĞİ BÖLÜMÜ
EEM233 LOJİK DEVRELER LABORATUVARI DERS ÖĞRETİM PLANI

Dersin Kodu	Dersin Adı	Yarıyıl	Dersin Türü (Z/S)	T+U+L (Saat/Hafta)	Kredi	AKTS	Eğitim Dili
EEM233	LOJİK DEVRELER LABORATUVARI	GÜZ	Z	0+0+2	-	3	Türkçe

DERS BİLGİLERİ

Dersin Katalog Tanımı (İçeriği)	Sayı sistemleri, Boole cebri, Lojik kapılar, Lojik fonksiyonlar, Lojik fonksiyonların sadeleştirilmesi, Kombinasyonel devreler, Ardışık devreler, Sayıcılar konularıyla ilgili deneyler.
Dersin Amacı	Lojik Devreler dersinde anlatılan temel sayısal devrelerin gerçek devre elemanları kullanılarak gerçekleştirilmesi, çalıştırılması ve sonuçların yorumlanması becerisinin kazandırılması.
Dersin Seviyesi	Lisans
Dersin Öğretim Dili	Türkçe
Öğretim Yöntemi	(X) Örgün () Uzaktan () Karma/Hibrit
Dersi Yürüten Öğretim Eleman(lar)ı	Prof.Dr. Murat Uzam
Dersin Ön Koşulu Ders(ler)i	-
Dersin Öğrenme Çıktıları	Bu dersi başarılı bir şekilde tamamlayan bir öğrenci 1) Temel lojik kapıların çalışma prensibini ve entegreleri tanır. 2) Kombinasyonel lojik devreleri tasarlar. 3) Kombinasyonel lojik devreleri gerçekleştirir. 4) Ardışık lojik devreleri tasarlar. 5) Ardışık lojik devreleri gerçekleştirir.

DERS İÇERİĞİ

Hafta	Teori	Uygulama/Laboratuvar
1		Dersin yürütülme ilkeleri, laboratuvar tanıtımı, laboratuvar kuralları
2		Deneylerin simülasyon ortamında benzetiminin nasıl yapılacağı hakkında çalışma
3		Deneylerle ilgili ön hazırlık yapılması konusunda açıklama
4		Deneyler raporlarının hazırlanması ve BOYSIS'e yüklenmesi konusunda açıklama
5		Lojik Kapıların İncelenmesi
6		Boole Cebri Teoremlerinin İncelenmesi
7		Boole Fonksiyonlarının Lojik Kapılarla Gerçekleştirilmesi
8		Kombinasyonel Devreler: Toplayıcılar, Çıkarıcılar
9		Kombinasyonel Devreler: Kod Çözücüler, Kodlayıcılar
10		Kombinasyonel Devreler: Data Seçiciler (Multiplexers), Data Dağıtıcılar (Demultiplexers)
11		Ardışık Lojik Devreler : Sr Flip-Flop, Jk Flip-Flop, D Flip-Flop, T Flip-Flop
12		Asenkron Sayıcılar
13		Senkron Sayıcılar
14		Telafi deneyi
15		Final Sınavı

Dersin Öğrenme Kaynakları

1. Digital Fundamentals, 10th Edition, Thomas L. Floyd, Pearson Education International, 2009.
2. Digital design, 3rd Edition, M. Morris Mano, Prentice Hall, 2001.
3. PICBIT_PLC ile Lojik Tasarım, Murat Uzam, Birsen Yayınevi, 2008.
4. Mantık Devreleri, Sayısal Elektronik, Hüseyin Ekiz, Değişim Yayınları, 2005
5. Lessons In Electric Circuits: Volume IV: Digital, Tony R. Kuphaldt, Revised January 18, 2006, (<http://www.ibiblio.org/kuphaldt/electricCircuits/Digital/index.html>)
6. Lojik Devreler Laboratuvarı Deney Kitabı, Murat Uzam.

DEĞERLENDİRME ÖLÇÜTLERİ

Dönem İçi Çalışma Etkinlikleri	Sayısı	Katkısı
Deney Performansı	8	%33
Deney Raporu	8	%33
Kısa sınav (Quiz)	8	%34
Forum/ Tartışma Uygulaması		
Dönemiçi Çalışmaların Yarıyıl Başarıya Oranı (%)		%45
Finalin Başarıya Oranı (%)		%55
Toplam		%100

DERS İŞ YÜKÜ TABLOSU

Etkinlik	Toplam Hafta Sayısı	Süre (Haftalık Saat)	Toplam İş Yüğü
Laboratuvar	14	2	28
Uygulama			
Forum/ Tartışma Uygulaması			
Okuma			
İnternet Taraması, Kütüphane Çalışması			
Materyal Tasarlama, Uygulama			
Rapor Hazırlama	8	2	16
Sunu Hazırlama			
Sunum			
Final Sınavı			2
Final Sınavına Hazırlık			10
Diğer (Belirtiniz: kısa sınavlara hazırlık)	8	2	16
Toplam İş Yüğü			72
Toplam İş Yüğü / 25 (s)			2,88
Dersin AKTS Kredisi			≅ 3

PROGRAM ÖĞRENME ÇIKTILARI KATKI DÜZEYLERİ

No	Program Öğrenme Çıktıları	1	2	3	4	5
1	Matematik, fen bilimleri ve Elektrik-Elektronik Mühendisliği konularında yeterli bilgi birikimi; bu alanlardaki kuramsal ve uygulamalı bilgileri Elektrik-Elektronik Mühendisliği problemlerini modelleme ve çözme için uygulayabilme becerisi.					X
2	Karmaşık Elektrik-Elektronik Mühendisliği problemlerini saptama, tanımlama, formüle etme ve çözme becerisi; bu amaçla uygun analiz ve modelleme yöntemlerini seçme ve uygulama becerisi.					X
3	Karmaşık bir sistemi, süreci, cihazı veya ürünü gerçekçi kısıtlar ve koşullar altında, belirli gereksinimleri karşılayacak şekilde tasarlama becerisi; bu amaçla modern tasarım yöntemlerini uygulama becerisi.					X
4	Elektrik-Elektronik Mühendisliği uygulamaları için gerekli olan modern teknik ve araçları geliştirme, seçme ve kullanma becerisi; bilişim teknolojilerini etkin bir şekilde kullanma becerisi.					X
5	Elektrik-Elektronik Mühendisliği problemlerinin incelenmesi için deney tasarlama, deney yapma, veri toplama, sonuçları analiz etme ve yorumlama becerisi.					X
6	Disiplin içi ve çok disiplinli takımlarda etkin biçimde çalışabilme becerisi; bireysel çalışma becerisi.			X		
7	Türkçe sözlü ve yazılı etkin iletişim kurma becerisi; en az bir yabancı dil bilgisi.		X			
8	Yaşam boyu öğrenmenin gerekliliği bilinci; bilgiye erişebilme, bilim ve teknolojideki gelişmeleri izleme ve kendini sürekli yenileme becerisi.			X		
9	Mesleki ve etik sorumluluk bilinci.			X		
10	Proje yönetimi ile risk yönetimi ve değişiklik yönetimi gibi iş hayatındaki uygulamalar hakkında bilgi; girişimcilik, yenilikçilik ve sürdürülebilir kalkınma hakkında farkındalık.			X		
11	Elektrik-Elektronik Mühendisliği uygulamalarının evrensel ve toplumsal boyutlarda sağlık, çevre ve güvenlik üzerindeki etkileri ile çağın sorunları hakkında bilgi; mühendislik çözümlerinin hukuksal sonuçları konusunda farkındalık.	X				

Not: 1-En düşük 5- En yüksek